

$RAS = RCD + WR + BL$; BL для DDR4 = 4 или 2

$RAS = RCD + RTP + 12$

$RAS = RCD + RTP$

$RP \geq CL$

$FAW = RRDS * 4$, снижаются парно

$RTP = WR / 2$

$RDPRE = RTP$

$WTRL = RTP$

RFC меньше = лучше

$RDRDDG = WRWRDG = 4$

$RDRDSG$ и $WRWRSR \geq 6$

$CCDL = RDRDSG = WRWRSR$

$RC = RP + RAS$

$CKE \geq 4$

$WTRS \geq RRDS$

$RRDL \geq RRDS$

$WTRL \geq WTRS$

$WTRL \geq RTP$

WTRL WTRS на Intel снижаются сами, авто; настраиваются через WRRD_SG и WRRD_DG

$WRRD_SG = CWL + 6 + WTRL$

$WRRD_DG = CWL + 6 + WTRS$

$WRPRE = CWL + 4 + WR$

$WRWRDR = WRWRDD \geq 5$

$CWL = CL$

«Длинные» (Long timings) (t_{CCD_L} , t_{WTR_L} , t_{RRD_L}) относятся к задержке от банка к банку внутри одной группы, а «короткие» (Short timings) (t_{CCD_S} , t_{WTR_S} , t_{RRD_S}) к доступу к разным группам банков.